* Skapa nytt projekt, RTL utan att speca sources, välj Arty z7
* Skapa sources
* Block Diagram – lägga till IPs, portar och moduler (högerklicka)
* Synthesis
* Implementation (se hur stor del av FPGAn som används)
* Rapport, se hur många delar som används
* Generera bitstream
* Hitta kortet och programmera
* HLS
* SDK
* SDSoC